



Modena, 18 ottobre 2011

Al Preside della
Facoltà di Ingegneria "Enzo Ferrari"
Prof. Giuseppe Cantore

Oggetto: Commissione di Laurea in Ingegneria Elettronica.

Comunichiamo la composizione della Commissione per la sessione di Laurea in Ingegneria Elettronica convocata il giorno **03/11/2011 alle ore 09.00, in aula FA 1E.**

Fantini Fausto	Presidente
Zoboli Maurizio	Vice Presidente
Massarini Antonio	Membro
Rovati Luigi	Membro
Pancaldi Fabrizio	Membro
Vincetti Luca	Supplente
Zanasi Roberto	Supplente
Affronte Marco	Supplente
Stalio Enrico	Supplente
Perrotta Stefania	Supplente
Maioli Marco	Supplente
Grana Costantino	Supplente

Si raccomanda la massima puntualità. Nel caso d'impossibilità a partecipare alla seduta della Commissione, si ricorda ai componenti della stessa che è loro compito prendere contatto tempestivamente con un supplente per la sostituzione.

La Commissione esaminerà i seguenti candidati:

CANDIDATO	TITOLO DELLA TESI	RELATORE
ALKHAWALDEH HUSAM MOHAMMAD MAHMOUD	La dissipazione della potenza nel CMOS a larghezza di canale sia a 0,25 μ m che 0,035 μ m e nel TTL e TCL.	FANTINI FAUSTO
GIBELLINI GABRIELE	IL SISTEMA DI GESTIONE PER LA QUALITA' - L'APPLICAZIONE ALLE PMI	FANTINI FAUSTO
GIULIANI ENRICO	Sviluppo ed implementazione di un demodulatore FSK basato su FPGA per applicazioni Powerline	VITETTA GIORGIO MATTEO GIANAROLI FABIO
MANFREDINI ANDREA	Implementazione protocollo UDP su WSN basate sullo standard 6LoWPAN	VITETTA GIORGIO MATTEO PANCALDI FABRIZIO
NERI ELEONORA	Una guida all'utilizzo della scheda di sviluppo FPGA EP2C20F484C7	VITETTA GIORGIO MATTEO GIANAROLI FABIO
QAFA ALTIN	La tecnologia Smart Power IC: applicazioni, caratterizzazione e affidabilità	FANTINI FAUSTO
SOFFRITTI JACOPO	Indice di rifrazione e Bandgap nei semiconduttori per dispositivi ottici.	ZOBOLI MAURIZIO
STANO FABIO	Implementazione del protocollo 6LoWPAN su WSN Freescale MC-1322x	VITETTA GIORGIO MATTEO PANCALDI FABRIZIO
TAVANI MADDALENA	Progetto e sviluppo di un circuito elevatore di tensione per camere elettrostatiche	ROVATI LUIGI BONAIUTI MATTEO
TEDALDI PAOLO MARIA	Progettazione ed Implementazione di un modem powerline a banda stretta basato su un accoppiatore ottico	VITETTA GIORGIO MATTEO GIANAROLI FABIO
ZINI ANDREA	Progettazione e realizzazione di un database dedicato alla diagnostica di bordo su vetture sportive	GRANA COSTANTINO

Prof. Paolo Pavan
Presidente del Consiglio Interclasse di Ingegneria Elettronica