



Modena, 30 Novembre 2012

Al Direttore del
Dipartimento di Ingegneria "Enzo Ferrari"
Prof. Alessandro Capra

Oggetto: Commissione di Laurea in Ingegneria Elettronica e delle Telecomunicazioni (D.M. 270/04), Laurea Magistrale in Ingegneria Elettronica (D.M. 270/04), Laurea in Ingegneria delle Telecomunicazioni (D.M. 509/99)

Comunichiamo la composizione della Commissione per le sessioni di Laurea in Ingegneria delle Telecomunicazioni (509/99), Laurea in Ingegneria Elettronica e delle Telecomunicazioni (270/04) di Laurea Magistrale in Ingegneria Elettronica (270/04), convocata il giorno **18/12/2012 alle ore 9:00, in aula FA-1C.**

Vitetta Giorgio Matteo	Presidente
Zanasi Roberto	Vice Presidente
Borgarino Mattia	Membro
Casoni Maurizio	Membro
Rovati Luigi	Membro
Merani Maria Luisa	Supplente
Cucchiara Rita	Supplente
Gianaroli Fabio	Supplente
Biagiotti Luigi	Supplente
Chini Alessandro	Supplente
Vincetti Luca	Supplente
Affronte Marco	Supplente
Cantore Giuseppe	Supplente
Massarini Antonio	Supplente
Fantini Fausto	Supplente
del Pennino Umberto	Supplente

Si raccomanda la massima puntualità. Nel caso d'impossibilità a partecipare alla seduta della Commissione, si ricorda ai componenti della stessa che è loro compito prendere contatto tempestivamente con un supplente per la sostituzione.

La Commissione esaminerà i seguenti candidati:

CANDIDATO	TITOLO DELLA TESI	RELATORE
LAUREA MAGISTRALE IN INGEGNERIA ELETTRONICA (270/04)		
MAGNANINI STEFANO	Modellizzazione di un Convertitore SEPIC	BORGARINO MATTIA
MURATORI MARCELLO	Analisi dell'architettura di uno stadio a 1.5 bit per convertitori A/D pipeline	BORGARINO MATTIA
LAUREA IN INGEGNERIA ELETTRONICA (509/99)		
BANDIERA LUCA	Guida allo sviluppo di applicazioni per l'elaborazione numerica dei segnali su una scheda STM32F0-Discovery	VITETTA GIORGIO MATTEO GIANAROLI FABIO

BELLOTTI LORENZO	Sviluppo di algoritmi per l'elaborazione numerica dei segnali su fpga altera	VITETTA GIORGIO MATTEO GIANAROLI FABIO
CULZONI LUCA	Sviluppo e collaudo funzionale di una scheda a microprocessore per macchine equilibratrici	CUCCHIARA RITA
FRATE BRUNO	Sviluppo e implementazione di una scheda PCI per Abilis	VITETTA GIORGIO MATTEO
LAUREA IN INGEGNERIA DELLE TELECOMUNICAZIONI (509/99)		
ZANCANARO ALESSIA	Studio delle reti ottiche long reach PON	CASONI MAURIZIO FIORANI MATTEO
LAUREA IN INGEGNERIA ELETTRONICA E DELLE TELECOMUNICAZIONI (270/04)		
BURGONI MARCO	Transistor a effetto di campo (FET) a base di grafene	
DI CECILIA LUCA	Realizzazione di un semplice sistema di misura in ambiente LabVIEW	
LENZINI NICOLA	Studiare l'applicazione dello Smith-predictor per sistemi SISO con ritardo e valutarne il funzionamento mediante simulazioni Matlab/Simulink	
PUVIANI MIRCO	Analisi delle diverse soluzioni disponibili per la trazione ibrida	
VIVI MARCO	Dopo aver evidenziato i problemi legati alla saturazione dell'attuatore quando il regolatore è caratterizzato da un'azione integrale (si consideri il caso di regolatori PI e PID), studiare uno o più schemi di controllo che risolvano il problema (schemi anti-saturazione o anti-windup) e valutarne gli effetti mediante simulazioni Matlab/Simulink	

Prof. Paolo Pavan
 Presidente del Consiglio Interclasse di Ingegneria Elettronica



Prof. Giorgio Matteo Vitetta
 Presidente del Consiglio Interclasse di Ingegneria delle Telecomunicazioni

