



Modena, 2 Luglio 2013

Al Direttore del  
Dipartimento di Ingegneria "Enzo Ferrari"  
Prof. Alessandro Capra

**Oggetto: Commissione di Laurea Magistrale in Ingegneria Elettronica (270/04)**

Comunichiamo la composizione della Commissione per le sessioni di Laurea Magistrale in Ingegneria Elettronica (270/04), convocata il giorno **18/07/2013 alle ore 15:00, in aula FA-1E.**

Zanasi Roberto	Presidente
Rovati Luigi	Vice Presidente
Chini Alessandro	Membro
Bertacchini Alessandro	Membro
Borgarino Mattia	Membro
Biagiotti Luigi	Supplente
Pavan Paolo	Supplente
Fantini Fausto	Supplente
Massarini Antonio	Supplente
Spaggiari Fulvia	Supplente
Maioli Marco	Supplente
del Pennino Umberto	Supplente
Affronte Marco	Supplente

Si raccomanda la massima puntualità. Nel caso d'impossibilità a partecipare alla seduta della Commissione, si ricorda ai componenti della stessa che è loro compito prendere contatto tempestivamente con un supplente per la sostituzione.

La Commissione esaminerà i seguenti candidati:

<b>LAUREA MAGISTRALE IN INGEGNERIA ELETTRONICA (270/04)</b>		
ARTIOLI ENRICO	harvester solare con alimentazione a singola cella	CHINI ALESSANDRO
BERTACCHINI ANDREA	Progettazione e Realizzazione di Antenne Dual Band per Applicazioni di Telealimentazione a Radio Frequenza	BERTACCHINI ALESSANDRO
CHESE VALERIA	Progetto di un Sistema Miniaturizzato per la Misura dello Stato di Polarizzazione della Luce di Fluorescenza	ROVATI LUIGI
FERRETTI LUCA	Implementazione di azionamenti trifase con SPM integrati	CHINI ALESSANDRO ZANASI ROBERTO
KONSSO GHISLAIN JOEL	Pompa di Carica della Phase-locked Loop Progettato in Tecnologia Cmos 130nm	BORGARINO MATTIA
LUSVARDI PAOLO	Progettazione di un modulatore Sigma-Delta in tecnologia 0.13 $\mu$ m CMOS	BORGARINO MATTIA
UGOLOTTI DAVIDE	Circuito di harvesting auto oscillante per una cella di Peltier	CHINI ALESSANDRO
VERRASCINA NICOLA	Progettazione di uno stadio a 1.5 bit di un convertitore analogico-digitale pipeline in tecnologia 0.13 $\mu$ m CMOS	BORGARINO MATTIA

Prof. Paolo Pavan  
Presidente del Consiglio Interclasse di Ingegneria Elettronica

Nedo Nono