UNIMORE
UNIVERSITÀ DEGLI STUDI DI MODENA E REGGIO EMILIA

Dipartimento di Ingegneria "Enzo Ferrari"

Sede
Via Pietro Vivarelli, 10 - 41125 - Modena, Italia
T +39 059 2056177 - F +39 059 2056180

www.unimore.it
www.ingmo.unimore.it

CONSIGLIO INTERCLASSE DI INGEGNERIA ELETTRONICA

Modena, 28 giugno 2018

Al Direttore del
Dipartimento di Ingegneria "Enzo Ferrari"
Prof. Alessandro Capra

Oggetto: Commissione di Laurea Triennale in Ingegneria Elettronica, Laurea Triennale in Ingegneria Elettronica e delle Telecomunicazioni e Laurea Magistrale in Ingegneria Elettronica.

Comunichiamo la composizione della Commissione per la sessione di Laurea Triennale in Ingegneria Elettronica, Laurea Triennale in Ingegneria Elettronica e delle Telecomunicazioni e Laurea Magistrale in Ingegneria Elettronica, convocata il giorno **17/07/2018 alle ore 9:00 in aula FA 1F.**

Pavan Paolo	**Presidente**
Luca Selmi	**Vice Presidente**
Chini Alessandro	**Membro**
Merani Maria Luisa	**Segretario**
Rosa Lorenzo	**Membro**
Giarré Laura	Supplente
Borgarino Mattia	Supplente
Vitetta Giorgio M.	Supplente
Zanasi Roberto	Supplente
Massarini Antonio	Supplente
Cattini Stefano	Supplente
Rovati Luigi	Supplente
Biagiotti Luigi	Supplente
Vincetti Luca	Supplente
Grazia Carlo Augusto	Supplente

Si raccomanda la massima puntualità. Nel caso d'impossibilità a partecipare alla seduta della Commissione, si ricorda ai componenti della stessa che è loro compito prendere contatto tempestivamente con un supplente per la sostituzione.

UNIMORE
UNIVERSITÀ DEGLI STUDI DI MODENA E REGGIO EMILIA

Dipartimento di Ingegneria "Enzo Ferrari"

La Commissione esaminerà quindi i seguenti candidati:

LAUREA IN INGEGNERIA ELETTRONICA (270/04)		
Candidato	***Titolo prova finale***	***Tutor***
ASANOVSKI RUBEN	Analisi di rumore negli stadi di amplificazione elementari	Mattia Borgarino
BRUZZI LORIS	Progetto di un'antenna di dipolo stampato a doppia banda	Luca Vincetti
GIACOMINI LORENZO	Progettazione di un comparatore differenziale dinamico in tecnologia CMOS	Mattia Borgarino
MASETTI ETTORE	Infrastruttura hardware e software per macchina da dialisi	Luigi Rovati
TASSI RICCARDO	Progetto di una antenna a monopolo stampato	Luca Vincetti
ZUCCA ALEX	Sviluppo di un sistema cronometrico per applicazioni sportive	Giorgio M. Vitetta

LAUREA MAGISTRALE IN ELECTRONICS ENGINEERING (270/04)		
Candidato	***Titolo tesi***	***Relatore***
GHILLINI MARCO	TCAD simulations of advanced SiGe Heterostructure Bipolar Transistors for high-speed communication system (Tesi di Ricerca)	Paolo Pavan
LA MURO GIUSEPPE	Inverter per motori 48V con tecnologie in Nitruro di Gallio e Silicio (Tesi di Ricerca)	Alessandro Chini
LUGLI LORENZO	Analisi e possibili miglioramenti di un software di simulazione della reazione di motori diesel al fenomeno del Turbo lag. (Tesi di Ricerca)	Roberto Zanasi
TRUCCO MARIA GIOVANNA	Experimenting with Multi-Path TCP (MPTCP) in a Wireless Setting (Tesi di Ricerca)	Maria Luisa Merani
TRUFFELLINI SAMUELE	A new architecture for power management in hybrid vehicles (Tesi di Ricerca)	Paolo Pavan

La Commissione provvederà ad effettuare la proclamazione dei laureati alle ore 10:30

Prof. Roberto Zanasi

Presidente del Consiglio Interclasse
di Ingegneria Elettronica