



**UNIMORE**

UNIVERSITÀ DEGLI STUDI DI  
MODENA E REGGIO EMILIA

Dipartimento di Ingegneria "Enzo Ferrari"

**Sede**

Via Pietro Vivarelli, 10 - 41125 - Modena, Italia  
T +39 059 2056177 - F +39 059 2056180

[www.unimore.it](http://www.unimore.it)  
[www.ingmo.unimore.it](http://www.ingmo.unimore.it)

**CONSIGLIO INTERCLASSE DI INGEGNERIA ELETTRONICA**

Modena, 9 ottobre 2018

Al Direttore del  
Dipartimento di Ingegneria "Enzo Ferrari"  
Prof. Alessandro Capra

**Oggetto: Commissione di Laurea Triennale in Ingegneria Elettronica, Laurea Triennale in Ingegneria Elettronica e delle Telecomunicazioni e Laurea Magistrale in Ingegneria Elettronica.**

Comunichiamo la composizione della Commissione per la sessione di Laurea Triennale in Ingegneria Elettronica, Laurea Triennale in Ingegneria Elettronica e delle Telecomunicazioni e Laurea Magistrale in Ingegneria Elettronica, convocata il giorno **23/10/2018 alle ore 10:00 in aula FA 1F**.

<b>Zanasi Roberto</b>	<b>Presidente</b>
<b>Vitetta Giorgio M.</b>	<b>Vice Presidente</b>
<b>Giarré Laura</b>	<b>Membro</b>
<b>Luca Selmi</b>	<b>Membro</b>
<b>Biagiotti Luigi</b>	<b>Segretario</b>
Borgarino Mattia	Supplente
Cattini Stefano	Supplente
Chini Alessandro	Supplente
Grazia Carlo Augusto	Supplente
Massarini Antonio	Supplente
Merani Maria Luisa	Supplente
Pavan Paolo	Supplente
Rosa Lorenzo	Supplente
Rovati Luigi	Supplente
Vincetti Luca	Supplente

Si raccomanda la massima puntualità. Nel caso d'impossibilità a partecipare alla seduta della Commissione, si ricorda ai componenti della stessa che è loro compito prendere contatto tempestivamente con un supplente per la sostituzione.

**La Commissione esaminerà quindi i seguenti candidati:**

<b>LAUREA IN INGEGNERIA ELETTRONICA (270/04)</b>		
<b>Candidato</b>	<b>Titolo prova finale</b>	<b>Tutor</b>
BAIANO ENRICO	Studio del kit di valutazione Tiva C Series TM4C1294 per applicazioni IoT	Giorgio M. Vitetta
BENATTI LORENZO	Progettazione di un filtro a variabili di stato	Mattia Borgarino
CANTONI FRANCESCA	Modellistica e controllo di un motore elettrico in corrente continua	Roberto Zanasi
LUPPI ALBERTO	Progetto di regolatori PID: metodi di taratura automatica.	Roberto Zanasi
MARCHI ANDREA	Progettazione e realizzazione di un dispositivo per la rigenerazione di testine di stampa DIMATIX	Roberto Zanasi
PIZZARELLI FILIPPO (Studente Accademia)	Studio della tecnologia Sensor Tag (Tesi compilativa)	Giorgio M. Vitetta
RIGHI STEFANO	Progettazione di un OTA cascode telescopico	Mattia Borgarino
SACCAGGI MATTIA	Studio della scheda Intel Edison per applicazioni IoT	Giorgio M. Vitetta
SCHIATTI_FEDERICO	Analisi delle tecniche e metodiche di filtrazione assistite da vibrazioni a bassa frequenza	Luigi_Rovati

<b>LAUREA MAGISTRALE IN ELECTRONICS ENGINEERING (270/04)</b>		
<b>Candidato</b>	<b>Titolo tesi</b>	<b>Relatore</b>
DAVOLI ALESSANDRO	Study and implementation of virtual arrays and deterministic estimation algorithms for colocated MIMO radars (Tesi di Ricerca)	Giorgio M. Vitetta
DI VIESTI PASQUALE	A factor graph approach to the filtering and smoothing problems for conditionally linear Gaussian models (Tesi di Ricerca)	Giorgio M. Vitetta
VIAPPIANI FEDERICO	Estimation of time delay and directions of arrival in MIMO radar systems (Tesi di Ricerca)	Giorgio M. Vitetta

**La Commissione provvederà ad effettuare la proclamazione dei laureati alle ore 11:00**

Prof. Roberto Zanasi



Presidente del Consiglio Interclasse  
di Ingegneria Elettronica