



Modena, 3 Luglio 2012

Al Preside della
Facoltà di Ingegneria "Enzo Ferrari"
Prof. Giuseppe Cantore

Oggetto: Commissione di Laurea e Laurea Specialistica in Ingegneria Elettronica, Laurea in Ingegneria Elettronica e delle Telecomunicazioni.

Comunichiamo la composizione della Commissione per le sessioni di Laurea e di Laurea Specialistica in Ingegneria Elettronica (509/99), Laurea in Ingegneria Elettronica e delle Telecomunicazioni (270/04) convocata il giorno **18/07/2012 alle ore 9.30, in aula FA-2G.**

Pavan Paolo	Presidente
Borgarino Mattia	Vice Presidente
Antonio Massarini	Membro
Biagiotti Luigi	Membro
Chini Alessandro	Membro
Gianaroli Fabio	Supplente
Grossi Federica	Supplente
Vitetta Giorgio Matteo	Supplente
Merani Maria Luisa	Supplente
Zanasi Roberto	Supplente
Spaggiari Fulvia	Supplente
Cattini Andrea	Supplente
Fantini Fausto	Supplente
Del Pennino Umberto	Supplente
Maioli Marco	Supplente
Affronte Marco	Supplente

Si raccomanda la massima puntualità. Nel caso d'impossibilità a partecipare alla seduta della Commissione, si ricorda ai componenti della stessa che è loro compito prendere contatto tempestivamente con un supplente per la sostituzione.

La Commissione esaminerà i seguenti candidati:

CANDIDATO	TITOLO DELLA TESI	RELATORE
LAUREA IN INGEGNERIA ELETTRONICA (509/99)		
DANIELE SIMONE	Realizzazione e sviluppo di un sistema di interfaccia dati	GRANA COSTANTINO
DJABO EMMANUEL YIMZING	Trigger du Schmitt con tecnologia CMOS 350	BORGARINO MATTIA
FANARA FABRIZIO	Virtualizzazione di un processore su una scheda FPGA: studio ed applicazione	VTETTA GIORGIO MATTEO GIANAROLI FABIO
FERRARI DAVIDE	Progettazione di una PLL in tecnologia 350 nm	BORGARINO MATTIA
MONTANARI AURORA	Progettazione di un sommatore a diodo lambda	BORGARINO MATTIA
PACCHIONI LORENZO	Progetto di un sommatore in pipeline	BORGARINO MATTIA
PACIOTTI DAVIDE	Progettazione ed implementazione di un sistema per il monitoraggio dei consumi elettrici	VTETTA GIORGIO MATTEO GIANAROLI FABIO

LAUREA SPECIALISTICA IN INGEGNERIA ELETTRONICA (509/99)		
BARALDI ALBERTO	Progettazione di un quadruplicatore di frequenza in tecnologia CMOS 130nm	BORGARINO MATTIA
LAUREA IN INGEGNERIA ELETTRONICA E DELLE TELECOMUNICAZIONI (270/04)		
FERRARI LORENZO		

Prof. Paolo Pavan
 Presidente del Consiglio Interclasse di Ingegneria Elettronica

