



Consiglio Interclasse di Ingegneria Elettronica

Dipartimento di Ingegneria "Enzo Ferrari"

Modena, 16 Ottobre 2014

Al Direttore del
Dipartimento di Ingegneria "Enzo Ferrari"
Prof. Alessandro Capra

Oggetto: Commissione di Laurea in Ingegneria Elettronica 270/04, Laurea in Ingegneria Elettronica e delle Telecomunicazioni 270/04, Laurea Magistrale in Ingegneria Elettronica 270/04, Laurea in Ingegneria Elettronica 509/99.

Comunichiamo la composizione della Commissione per la sessione di Laurea in Ingegneria Elettronica 270/04, Laurea in Ingegneria Elettronica e delle Telecomunicazioni 270/04, Laurea Magistrale in Ingegneria Elettronica 270/04, Laurea in Ingegneria Elettronica 509/99, convocata il giorno **29/10/2014 alle ore 9:00, in aula FA-1E.**

Pavan Paolo	Presidente
Vitetta Giorgio Matteo	Vice Presidente
Borgarino Mattia	Membro
Vincetti Luca	Membro
Bertacchini Alessandro	Membro
Rovati Luigi	Supplente
Maini Moreno	Supplente
Chini Alessandro	Supplente
Biagiotti Luigi	Supplente
Fonda Sergio	Supplente
Merani Maria Luisa	Supplente
Puglisi Francesco Maria	Supplente
Morandi Marco	Supplente
Zanasi Roberto	Supplente
Puviani Luca	Supplente

Si raccomanda la massima puntualità. Nel caso d'impossibilità a partecipare alla seduta della Commissione, si ricorda ai componenti della stessa che è loro compito prendere contatto tempestivamente con un supplente per la sostituzione.

La Commissione esaminerà i seguenti candidati:

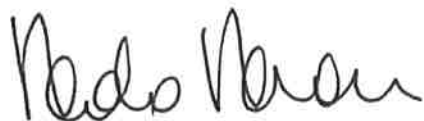
LAUREA IN INGEGNERIA ELETTRONICA (270/04)	
AL DEEK MOHANAD HUSSEIN ABED	VITETTA GIORGIO MATTEO
BELLESIA SIMONE	ZANASI ROBERTO / BIAGIOTTI LUIGI
BETTELLI MARCO	ROVATI LUIGI
CALICCHIO DARIO	MERANI MARIA LUISA
CAPUANO MARCO	VINCETTI LUCA
DE TOMMASO DAVIDE	FONDA SERGIO
DE GROOT NICOLA	CHINI ALESSANDRO
MACCHI LEONARDO	BORGARINO MATTIA
NAZZARÒ ANTONIO	VINCETTI LUCA
SARACINÒ LIVIO	ZANASI ROBERTO / BIAGIOTTI LUIGI

LAUREA IN INGEGNERIA ELETTRONICA E DELLE TELECOMUNICAZIONI (270/04)		
PELLICIARI MANUEL		BORGARINO MATTIA
LAUREA IN INGEGNERIA ELETTRONICA (509/99)		
DATI ANTONIO	Analisi e prestazioni di architetture di sommatore in tecnologia CMOS 130nm	BORGARINO MATTIA
SALVATERRA MARCO	Studio e simulazione di un Phase-Locked Loop digitale in tecnologia CMOS 130nm	BORGARINO MATTIA
LAUREA MAGISTRALE IN INGEGNERIA ELETTRONICA (270/04)		
FERRARI LORENZO	Synchronization and Scheduling Primitives for the Internet of Things	VITETTA GIORGIO MATTEO SCAGLIONE ANNA
KOCI DORIAN	Sviluppo di una schiera di antenne patch per WLAN a 5.8GHz.	VINCETTI LUCA MAINI MORENO
MARUGGI BRUNO	PROGETTAZIONE E REALIZZAZIONE DI UN SISTEMA DI EQUILIBRATURA ATTIVA PER BATTERIE AL LITIO	BERTACCHINI ALESSANDRO MORANDI MARCO
QAFA ALTIN	Analisi statistica del meccanismo di commutazione in dispositivi RRAM innovativi	PAVAN PAOLO PUGLISI FRANCESCO MARIA
UCCELLARI MARTINO	Studio della copertura wireless a 169MHz per la rete gas	VITETTA GIORGIO MATTEO PUVIANI LUCA

La proclamazione di tutti i candidati avverrà intorno alle ore 11:15.

Prof. Paolo Pavan

Presidente del Consiglio Interclasse di Ingegneria Elettronica



DIRETTORE DIF
Prof. Ing. Alessandro Capra