



Sede

Via Pietro Vivarelli, 10 - 41125 - Modena, Italia
T +39 059 2056177 - F +39 059 2056180

www.unimore.it

www.ingmo.unimore.it

CONSIGLIO INTERCLASSE DI INGEGNERIA ELETTRONICA

Modena, 8 luglio 2019

Al Direttore del
Dipartimento di Ingegneria "Enzo Ferrari"
Prof. Alessandro Capra

Oggetto: Commissione di Laurea Triennale in Ingegneria Elettronica, Laurea Triennale in Ingegneria Elettronica e delle Telecomunicazioni e Laurea Magistrale in Ingegneria Elettronica.

Comunichiamo la composizione della Commissione per la sessione di Laurea Triennale in Ingegneria Elettronica, Laurea Triennale in Ingegneria Elettronica e delle Telecomunicazioni e Laurea Magistrale in Ingegneria Elettronica, convocata il giorno **19/07/2019 alle ore 10:00 in aula P1.6 (FA 1F)**.

Zanasi Roberto	Presidente
Chini Alessandro	Vice Presidente
Borgarino Mattia	Segretario
Merani Maria Luisa	Membro
Rosa Lorenzo	Membro
Biagiotti Luigi	Supplente
Cattini Stefano	Supplente
Giarré Laura	Supplente
Grazia Carlo Augusto	Supplente
Luca Selmi	Supplente
Massarini Antonio	Supplente
Pavan Paolo	Supplente
Puglisi Francesco Maria	Supplente
Rovati Luigi	Supplente
Vincetti Luca	Supplente
Vitetta Giorgio M.	Supplente

Si raccomanda la massima puntualità. Nel caso d'impossibilità a partecipare alla seduta della Commissione, si ricorda ai componenti della stessa che è loro compito prendere contatto tempestivamente con un supplente per la sostituzione.



UNIMORE

UNIVERSITÀ DEGLI STUDI DI
MODENA E REGGIO EMILIA

Dipartimento di Ingegneria "Enzo Ferrari"

La Commissione esaminerà quindi i seguenti candidati:

LAUREA IN INGEGNERIA ELETTRONICA (270/04)		
Candidato	Titolo prova finale	Tutor
AGLIETTA ALEX	Analisi sperimentale di flussi TCP e MultiPath TCP (MPTCP) con l'analizzatore di protocollo WireShark	Maria Luisa Merani
AIELLO ROSARIO	Progettazione e Caratterizzazione dello stadio di ricezione di un sensore	Paolo Pavan
CORRADINI ALLISON	Progettazione di un filtro per applicazioni EEG	Mattia Borgarino
DELLI NOCI ANNA DANIELA	Utilizzo di Wireshark nel monitoraggio di flussi multimediali	Maria Luisa Merani
FRANCHINI RICCARDO	Metodo diretto per il progetto di reti correttive "ritardo-anticipo".	Roberto Zanasi
REGHIZZI ALESSANDRO	Progetto di oscillatori elettronici mediante l'utilizzo della funzione descrittiva	Roberto Zanasi
STACCHIOTTI DANIELE	Progettazione di un amplificatore telescopico cascode	Mattia Borgarino

LAUREA MAGISTRALE IN ELECTRONICS ENGINEERING (270/04)		
Candidato	Titolo tesi	Relatore
CIONI MARCELLO	Development of a Measurement Setup for the Breakdown Characterization of GaN HEMTs devices (TIPO TESI: Tesi di Ricerca)	Chini Alessandro
FERRARI LORENZO	Progettazione di un convertitore AC/DC da 3kW per utilizzo Caricabatterie con ingresso in tensione alternata universale (TIPO TESI: Tesi di Ricerca)	Emilio Lorenzani
LUSVARGHI LUCA	Vehicular Communications from 4G to 5G: Assessing the Achievable Performance (TIPO TESI: Tesi di Ricerca)	Maria Luisa Merani
RIZZICO LUCA	Traction Control of Tractors (TIPO TESI: Tesi di Ricerca)	Roberto Zanasi

La Commissione provvederà ad effettuare la proclamazione dei laureati alle ore 11:15

Prof. Roberto Zanasi

Presidente del Consiglio Interclasse
di Ingegneria Elettronica