

**UNIMORE**UNIVERSITÀ DEGLI STUDI DI
MODENA E REGGIO EMILIA

Dipartimento di Ingegneria "Enzo Ferrari"

Sede

Via Pietro Vivarelli, 10 - 41125 - Modena, Italia
T +39 059 2056177 - F +39 059 2056180www.unimore.it
www.ingmo.unimore.it

Modena, 10 luglio 2026

Al Direttore del
Dipartimento di Ingegneria "Enzo Ferrari"
Prof. Francesco Leali**Oggetto: Commissione di Laurea in Ingegneria ELETTRONICA e di Laurea Magistrale in Ingegneria ELETTRONICA e in ELECTRONICS ENGINEERING**

Comunichiamo la composizione della Commissione per la sessione di Laurea e di Laurea Magistrale in Ingegneria Elettronica e di Laurea Magistrale in Electronics Engineering, convocata il giorno 22 luglio ore 13:30 presso l'aula P0.5

Giovanni Franceschini	Presidente
Giorgio Matteo Vitetta	Vice Presidente
Francesco Maria Puglisi	Membro
Nicolò Zagni	Membro
Carlo Augusto Grazia	Segretario
Luca Selmi	Supplente
Mattia Borgarino	Supplente
Antonio Massarini	Supplente
Maria Luisa Merani	Supplente
Luigi Rovati	Supplente
Roberto Zanasi	Supplente
Luigi Biagiotti	Supplente
Lorenzo Rosa	Supplente

Si raccomanda la massima puntualità. Nel caso d'impossibilità a partecipare alla seduta della Commissione, si ricorda ai componenti della stessa che è loro compito prendere contatto tempestivamente con un supplente per la sostituzione.

**I seguenti candidati dovranno accedere dall'ingresso n. 2 (via Vivarelli, 10) alle ore 13:20
Inizio delle discussioni alle ore 13:30 presso aula P0.5**

Laurea Magistrale in Ingegneria Elettronica /Electronics Engineering		
CANDIDATO	TITOLO DELLA TESI	RELATORE
BETTI GIACOMO	Design, Implementation and Characterization of a High-Power Class D Audio Amplifier Evaluation Board Based on the IRS2461S Driver	LORENZANI EMILIO



CORSINI ANTONIO	Design and Validation of a Printed Circuit Board Integrating a BGT60LTR11AIP mmWave CW Doppler Radar Sensor	DI VIESTI PASQUALE
LAMANDINI ALBERTO	Analog CMOS Implementation of the E-GLIF Neuron Model for Ultra-Low-Power Neuromorphic Applications	PUGLISI FRANCESCO MARIA
ZENTI NICHOLAS	Evaluation of New-Generation IGBTs for Marine Applications	CHINI ALESSANDRO

**I seguenti candidati dovranno accedere dall'ingresso n. 2 (via Vivarelli, 10) alle ore 14:45
Inizio delle proclamazioni alle ore 15:00 presso aula P0.5**

Laurea Triennale DM270 in Ingegneria Elettronica		
<i>CANDIDATO</i>	<i>TITOLO DELL'ELABORATO DELLA PROVA FINALE</i>	<i>TUTOR</i>
BENASSI FEDERICO		
NAPOLITANO MARCO		
PETRYSHYN OLEG		
SERRA ANDREA		
VEZZANI ALESSANDRO		

La seduta di laurea potrà essere trasmessa in streaming. Il link per seguire a distanza verrà inviato dal Presidente di Commissione ai candidati alcuni giorni prima della seduta.

Prof. Giovanni Franceschini
Presidente del Consiglio Interclasse di Ingegneria Elettronica