UNIMORE
UNIVERSITÀ DEGLI STUDI DI MODENA E REGGIO EMILIA

Dipartimento di Ingegneria "Enzo Ferrari"

Sede
Via Pietro Vivarelli, 10 · 41125 - Modena, Italia
T +39 059 2056177 · F +39 059 2056180

www.unimore.it
www.ingmo.unimore.it

Modena, 23 novembre 2026

Al Direttore del
Dipartimento di Ingegneria "Enzo Ferrari"
Prof. Francesco Leali

Oggetto: Commissione di Laurea Magistrale in Electronics Engineering

Comunichiamo la composizione della Commissione per la sessione di Laurea Magistrale in Electronics Engineering convocata il giorno 1 dicembre 2026 Aula P1.6

Alessandro CHINI	**Presidente**
Pierpaolo PALESTRI	**Vice Presidente**
Mattia BORGARINO	**Membro**
Simone BENATTI	**Membro**
Agostino GIBALDI	**Segretario**
Nicolò ZAGNI	Supplente
Francesco PUGLISI	Supplente
Lorenzo ROSA	Supplente
Luca VINCETTI	Supplente
Paolo PAVAN	Supplente
Antonio MASSARINI	Supplente
Maria Luisa MERANI	Supplente
Giorgio VITETTA	Supplente
Roberto ZANASI	Supplente
Stefano CATTINI	Supplente
Luigi ROVATI	Supplente
Davide TEBALDI	Supplente

Si raccomanda la massima puntualità. Nel caso di impossibilità a partecipare alla seduta della Commissione, si ricorda ai componenti della stessa che è loro compito prendere contatto tempestivamente con un supplente per la sostituzione.

UNIMORE
UNIVERSITÀ DEGLI STUDI DI MODENA E REGGIO EMILIA

Dipartimento di Ingegneria "Enzo Ferrari"

I seguenti candidati dovranno accedere dall'ingresso n. 2 (via Vivarelli, 10) alle ore 9:30. Inizio delle discussioni ore 10:00 in aula P1.6

Laurea Magistrale in Ingegneria		
CANDIDATO	***TITOLO DELLA TESI***	***RELATORE***
Nicola BELLEI	Design of Cryogenic Frequency Dividers for Quantum Computing Applications	Mattia BORGARINO
Katerina GHIRARDINI	TCAD Simulation and Design Analysis of Vertical GaN FinFETs	Alessandro CHINI
Muhammad Hammad KHAN	Portable Water Quality Monitoring System for Live Fish Transport	Simone BENATTI
Raffaele MONDINI	Analyzing Scanning Thermal Microscopy applied to thin films of Aluminum-Nitride	Pierpaolo PALESTRI
Lorenzo STANZANI	Design and Implementation of a GaN-Based Inverter for Motorsport Applications	Alessandro CHINI

La seduta di laurea potrà essere trasmessa in streaming. Il link per seguire a distanza verrà inviato dal Presidente di Commissione ai candidati alcuni giorni prima della seduta.

Prof. Giovanni FRANCESCHINI
Presidente del Consiglio Interclasse di Ingegneria Elettronica